虚构逻辑界面

模型 DEMO-X1 / 包 TEST-4 / 修订版 A

仅供翻译审核的虚构值。并非真实组件。

1. 推荐运行条件

电源电压：3.0 V 至 3.6 V。环境温度：-20 至 +70 °C。

请勿将这些值视为绝对最大额定值。

2. 电气特性

测试条件：V_CC = 3.3 V，T_A = 25 °C，除非另有说明。

参数	符号	Min	Typ	Max	Unit
供电电流 [1]	I_CC	-	2	5	µA
输入高电压	V_IH	2.0	-	-	V
传播延迟 [2]	t_PD	-	8	12	ns

[1] 无外部负载。所有输入都保持在GND或V_CC。

[2] 使用 C_L = 15 pF 测量。请勿将此值用于其他负载。

破折号表示此虚构表中未指定任何值。

3. 引脚识别

引脚 1: V_CC / 引脚 2: 输入 / 引脚 3: 接地 / 引脚 4: 输出

保持型号、封装、符号和引脚编号不变。

4. 审查任务

比较单位、符号、列位置、备注和负向指令。此页面测试翻译保真度，
而非电气性能或安全性。

Scanfile 的原创教学装置。CC BY 4.0。2026年10月27日。
https://creativecommons.org/licenses/by/4.0/ |